

財團法人國家實驗研究院 函

地址：10636台北市大安區和平東路二段
106號3樓
聯絡人：張惠婷
電話：03-5776085#412
電子信箱：2403015@narlabs.org.tw

受文者：南臺學校財團法人南臺科技大學

發文日期：中華民國113年11月4日
發文字號：國研授網企字第1130303231號
速別：普通件
密等及解密條件或保密期限：
附件：HPC_ASIA_2025_CFP_內文 (1130303231-0-0.pdf)

主旨：有關國家高速網路與計算中心於2025年2月19至21日辦理
「2025年亞洲高速計算國際會議」歡迎相關系所師生踴躍
報名及投稿。

說明：

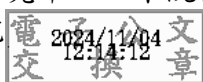
一、本中心將於2025年2月19日至21日於新竹喜來登飯店舉辦
「2025年亞洲高速計算國際會議（HPC Asia 2025）」，主
題為“Chip-based Exploration and Innovation for
HPC”。會議將結合HPC Asia所建立的國際社群，以及新竹
科學園區在全球晶片產業及高效能計算領域的重要角色，
旨在透過本次學術研討會邀請國際專家學者深入交流，並
鼓勵國內各大專院校師生踴躍報名參加，共同推動學術與
產業的創新發展。

二、活動徵稿相關訊息，協請參閱附件。

正本：大葉大學、中華大學學校財團法人中華大學、中華學校財團法人中華科技大學、
元智大學、文藻學校財團法人文藻外語大學、世新大學、正修學校財團法人正修
科技大學、廣亞學校財團法人育達科技大學、明志科技大學、南華大學、建國科
技大學、真理大學、高雄市立空中大學、國立中山大學、國立中央大學、國立中
正大學、國立中興大學、國立成功大學、國立宜蘭大學、國立東華大學、國立虎
尾科技大學、國立屏東科技大學、國立政治大學、國立高雄大學、國立高雄師範

大學、國立清華大學、國立雲林科技大學、國立勤益科技大學、國立嘉義大學、國立彰化師範大學、國立暨南國際大學、國立臺中科技大學、國立臺中教育大學、國立臺北大學、國立臺北教育大學、國立臺東大學、國立臺南大學、國立臺灣大學、國立臺灣科技大學、國立臺灣師範大學、國立臺灣海洋大學、朝陽科技大學、華夏學校財團法人華夏科技大學、華梵大學、萬能學校財團法人萬能科技大學、義守大學、實踐大學、銘傳大學、龍華科技大學、國立澎湖科技大學、崑山科技大學、淡江大學學校財團法人淡江大學、健行學校財團法人健行科技大學、景文科技大學、慈濟學校財團法人慈濟大學、僑光科技大學、輔仁大學學校財團法人輔仁大學、德明財經科技大學、黎明技術學院、樹德科技大學、中信學校財團法人中信金融管理學院、靜宜大學、環球學校財團法人環球科技大學、中國文化大學、佛光大學、逢甲大學、中原大學、宏國學校財團法人宏國德霖科技大學、吳鳳學校財團法人吳鳳科技大學、東南科技大學、康寧學校財團法人康寧大學、亞東學校財團法人亞東科技大學、南亞科技學校財團法人南亞技術學院、中國醫藥大學、中臺科技大學、長榮大學、明新學校財團法人明新科技大學、玄奘大學、東吳大學、城市學校財團法人臺北城市科技大學、大同技術學院、長庚學校財團法人長庚科技大學、東海大學、大同大學、台灣首府學校財團法人台灣首府大學、南臺學校財團法人南臺科技大學、明道學校財團法人明道大學、弘光科技大學、國立金門大學、修平學校財團法人修平科技大學、台鋼學校財團法人台鋼科技大學、聖約翰科技大學、中國科技大學、大仁科技大學、嶺東科技大學、亞洲大學、國立聯合大學、開南大學、法鼓學校財團法人法鼓文理學院、南開科技大學、國立臺北商業大學、國立高雄科技大學、國防大學、南榮學校財團法人南榮科技大學

副本：本院台灣儀器科技研究中心、本院國際事務室、本院台灣半導體研究中心、財團法人工業技術研究院



院長 蔡宏營

HPC ASIA 2025

HPC ASIA 2025

Feb. 19-21, 2025, Hsinchu Taiwan

<https://event1.nchc.org.tw/hpcasia2025/index.html>

The International Conference on High Performance Computing in the Asia-Pacific Region (HPC Asia) has established itself as a premier forum for disseminating and discussing research and practice across all aspects of high-performance computing systems and applications.

This year's theme of HPC Asia 2025, "Chip-based Exploration and Innovation," reflects how the HPC is evolving and responding to fundamental challenges starting from the core architecture design. Further we are pushing limits of speed, cost, and energy efficiency in the face of exascale computing and artificial intelligence. HPC Asia 2025 will be held in Hsinchu, the heart of Taiwan's semiconductor industry, providing opportunities for the HPC community to share ideas, experiences, and solutions in a deep, vertical manner with the involvement of the HPC industry.

###IMPORTANT DATE###

Abstract submission deadline: November 10, 2024 (AoE)

Full paper submission deadline: November 10, 2024 (AoE)

Author notification: December 2, 2024 (AoE)

Camera-ready copies: December 12, 2024 (AoE)

###TOPICS OF INTEREST###

- HPC Applications, Parallel Computing & Systems Software
- Data, Storage, Visualization
- Machine Learning, AI, and Emerging Technologies
- Performance Modeling, Evaluation, and Analysis
- Processor, Accelerator, Network Architecture

###SUBMISSION GUIDELINES###

Submitted papers must contain original work that has not appeared in and is not under consideration for another conference or journal. The review process is double-blind. **There will be no revision rebuttal process and the review will be one-pass.**

All authors should submit manuscripts for review in a **single-column format. Manuscripts must be at most 18 pages in PDF format including figures and references, formatted according to the ACM Proceedings Style.** ACM has partnered with Overleaf and the ACM LaTeX template on Overleaf platform is available.

###CONTACT###

Please contact the Program Chairs at hpcasia2025@narlabs.org.tw for any questions/clarifications about Call for Paper (CFP)

For queries on Papers – please indicate “< PAPERS>” at the start of your Subject heading of your email.